

# K561, K564, K176, K176IP10

## Восемнадцатизрядный регистр сдвига

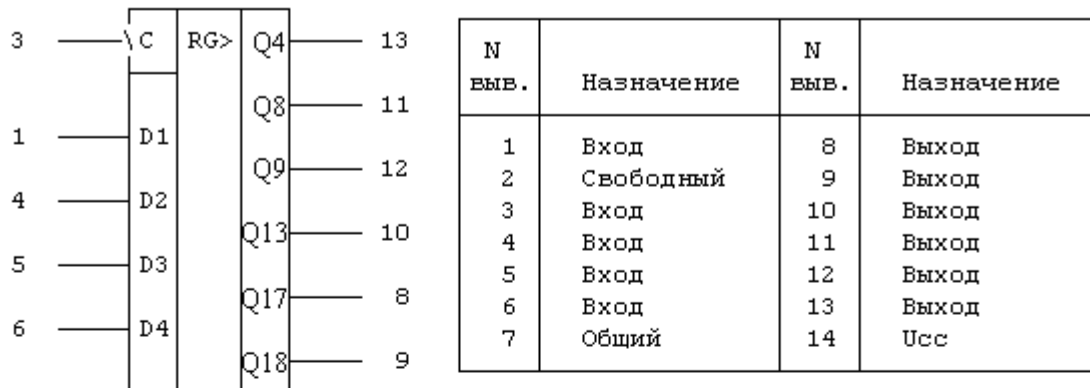


Таблица рабочих состояний

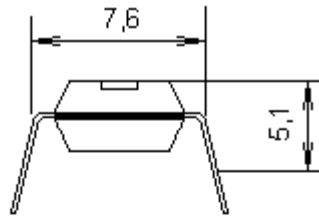
Входы		Выход	Режим
C	D	Qi	
┌	0	0	Сдвиг вправо
└	1	1	
┌	X	Qi	Хранение

Таблица истинности

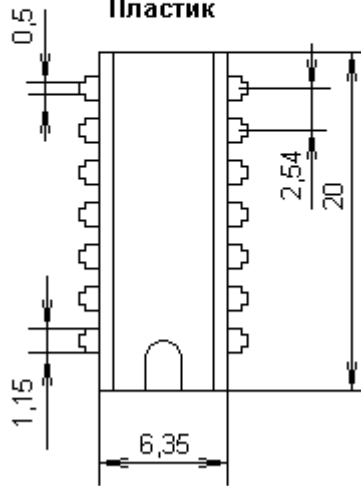
Номер	Вход C	Входы D1-D4	Выходы Q4, Q8, Q13, Q17	Выходы Q9, Q18
1	┌	1	X	X
2	┌	0	X	X
3	┌	1	X	X
4	┌	0	1	X
5	┌	1	0	1
6	┌	0	1	0

Микросхема состоит из четырех отдельных секций, связанных общей целью синхронизации.

Ввод и сдвиг информации производятся тактовыми импульсами ( за один такт информация сдвигается на один разряд ). Смена информации на выходах происходит по срезу тактовых импульсов. Путем различного соединения входов и выходов микросхема может быть использована как несколько регистровых секций, состоящих из четырех, пяти, восьми, девяти разрядов, либо как одна регистровая секция, содержащая 10 – 18 разрядов. Путем последовательного соединения нескольких микросхем можно получить регистры сдвига с большим числом разрядов.



**DIP14  
Пластик**



Тип микросхемы	K176IP10
Фирма производитель	СНГ
Функциональное назначение	18-разрядный регистр сдвига
T, C	-10...+70
Vdd min...Vdd max, В	+5...+10
Pd, мВт	200
Напр. сиг.	C-Q
Vil(Vnl), В при Vdd=5В	(<0.3)
Vih(Vnh), В при Vdd=5В	(>8.2)
Icc, мкА при Vdd=5В	5
TrHL tip, нс при Vdd=5В	300
TrLH tip, нс при Vdd=5В	300
Корпус	14DIP