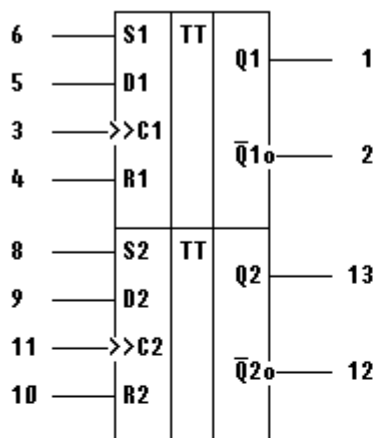


K561, K564, K176, K176TM2

Два D-триггера с динамическим управлением



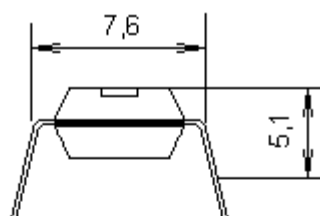
№ выв.	Назначение	№ выв.	Назначение
1	Выход	8	Вход
2	Выход	9	Вход
3	Вход	10	Вход
4	Вход	11	Вход
5	Вход	12	Выход
6	Вход	13	Выход
7	Общий	14	Исс

Таблица истинности

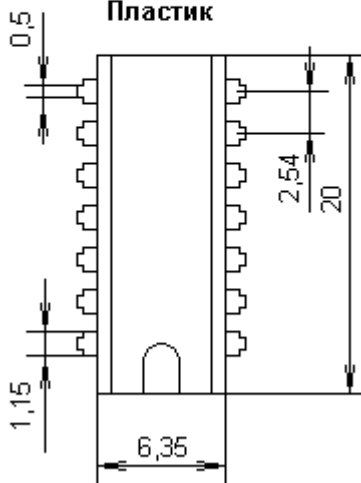
Входы				Выходы	
C*	D	R	S	Q	Qi
┌	0	0	0	0	1
┐	1	0	0	1	0
└	X	0	0	Q	Qi
X	X	1	0	0	1
X	X	0	1	1	0
X	X	1	1	Z	Z

C*-изменение уровня.

Установка триггера по входам R и S принудительная, поэтому сигналы синхронизации C и информационного входа D не изменяют состояние триггера на выходе во время действия сигналов R и S.



DIP14
Пластик



Тип микросхемы	K176TM2
Фирма производитель	СНГ
Функциональное назначение	2 D-триггера
T, C	-10...+70
Vdd min...Vdd max, B	+5...+10
Pd, мВт	200
Напр. сиг.	C-Q
Vil(Vnl), B при Vdd=5B	(<0.3)
Vih(Vnh), B при Vdd=5B	(>8.2)
Icc, мкА при Vdd=5B	(<3)
TrHL tip, нс при Vdd=5B	(250)
TrLH tip, нс при Vdd=5B	(250)
Корпус	14DIP