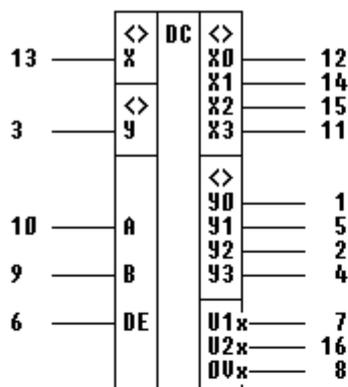


Двойной четырехканальный мультиплексор

№ ввв.	Назначение	№ ввв.	Назначение
1	Выход-вход	9	Вход управления
2	Выход-вход	10	Вход управления
3	Вход-выход общий "у"	11	Выход-вход
4	Выход-вход	12	Выход-вход
5	Выход-вход	13	Вход-выход общий "х"
6	Вход запрета	14	Выход-вход
7	Напряжение смещения	15	Выход-вход
8	Общий	16	Ucc

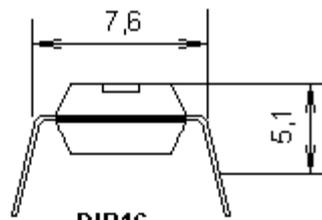
Таблица истинности

Логические уровни входных сигналов			Открытые каналы
DE	B	A	
0	0	0	XX0, YY0
0	0	1	XX1, YY1
0	1	0	XX2, YY2
0	1	1	XX3, YY3
1	X	X	-

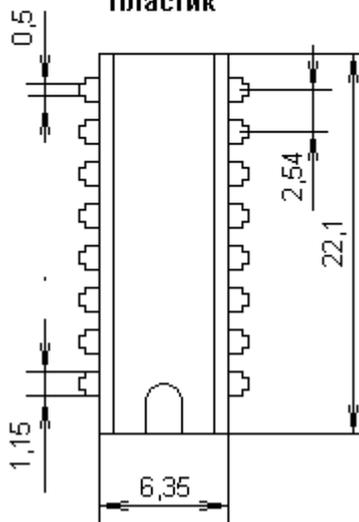
Функциональная схема микросхемы состоит из общей схемы управления (дешифратор 2x4) и 2 синхронно работающих групп ключей по 4 ключа в каждой.

Управление микросхемой осуществляется по двум адресным входам 9, 10 и входу запрета 6. При подаче на вход 6 высокого уровня все ключи открываются, каналы закрываются. При наличии низкого уровня на входе 6 любой из 4 возможных комбинаций значений на входах 9, 10 соответствует один открытый канал в каждом мультиплексоре одновременно. Вход 6 имеет наибольший приоритет из всех входов управления.

В мультиплексоре использована модифицированная схема ключа, благодаря которой сопротивление открытого канала имеет малую зависимость от изменения входного сигнала в диапазоне коммутируемых напряжений, лежащих в диапазоне между значениями напряжений питания на входах 7 и 16 (разность значений этих напряжений д. б. <15В).



DIP16
Пластик



Тип микросхемы	K561КП1
Фирма производитель	СНГ
Функциональное назначение	Два 4-канальных коммутатора (аналого-цифровых)
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	Xn-X
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
TrHL max, нс при Vdd=5В	10
TrLH max, нс при Vdd=5В	25
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
TrHL max, нс при Vdd=10В	6
TrLH max, нс при Vdd=10В	10
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
TrHL max, нс при Vdd=15В	4
TrLH max, нс при Vdd=15В	6
Корпус	16DIP