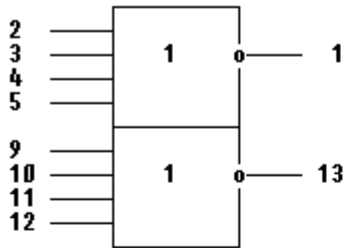


# K561, K564, K176, K561ЛЕ6

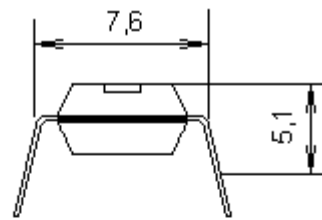
## Два логических элемента ИЛИ-НЕ



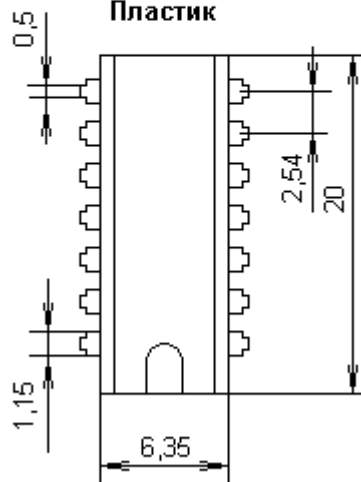
№ выв.	Назначение	№ выв.	Назначение
1	Выход	8	Свободный
2	Вход	9	Вход
3	Вход	10	Вход
4	Вход	11	Вход
5	Вход	12	Вход
6	Свободный	13	Выход
7	Общий	14	Исс

Таблица истинности

Входы								Выходы	
2	3	4	5	9	10	11	12	1	13
0	0	0	0	0	0	0	0	1	1
0	0	0	1	0	0	0	1	0	0
0	0	1	0	0	0	1	0	0	0
0	1	0	0	0	1	0	0	0	0
1	0	0	0	1	0	0	0	0	0
1	0	0	1	1	0	0	1	0	0
1	0	1	0	1	0	1	0	0	0
1	1	0	0	1	1	0	0	0	0
1	1	0	1	1	1	0	1	0	0
1	1	1	0	1	1	1	0	0	0
1	1	1	1	1	1	1	1	0	0
0	1	1	1	0	1	1	1	0	0



DIP14  
Пластик



Тип микросхемы	К561ЛЕ6
Фирма производитель	СНГ
Функциональное назначение	2 элемента 4ИЛИ-НЕ
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	А.В-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<0.25
ТрНЛ тип, нс при Vdd=5В	60
ТрЛН тип, нс при Vdd=5В	75
ТрНЛ max, нс при Vdd=5В	70
ТрЛН max, нс при Vdd=5В	65
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<0.5
ТрНЛ тип, нс при Vdd=10В	23
ТрЛН тип, нс при Vdd=10В	40
ТрНЛ max, нс при Vdd=10В	30
ТрЛН max, нс при Vdd=10В	30
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<1
ТрНЛ тип, нс при Vdd=15В	15
ТрЛН тип, нс при Vdd=15В	30
ТрНЛ max, нс при Vdd=15В	23
ТрЛН max, нс при Vdd=15В	20
Корпус	14DIP