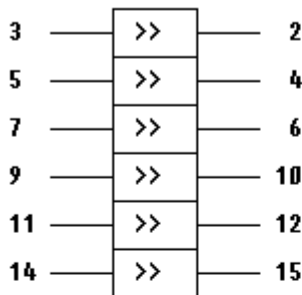


Шесть преобразователей уровня



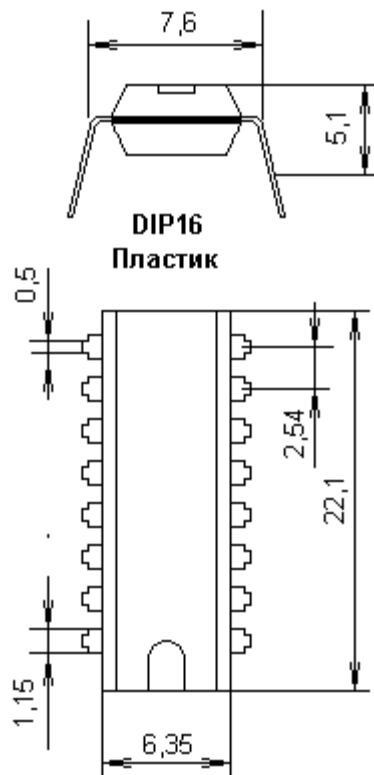
№ вв.	Назначение	№ вв.	Назначение
1	Исс	9	Вход
2	Выход	10	Выход
3	Вход	11	Вход
4	Выход	12	Выход
5	Вход	13	Свободный
6	Выход	14	Вход
7	Вход	15	Выход
8	Общий	16	Свободный

Таблица истинности

Входы						Выходы					
3	5	7	9	11	14	2	4	6	10	12	15
0	0	0	0	0	0	0	0	0	0	0	0
1	1	1	1	1	1	1	1	1	1	1	1

Микросхема применяется для согласования КМОП- и ТТЛ-схем, а также низкопороговых и высокопороговых КМОП-схем.

Схема на выходе не имеет диодов, подключенных анодами к шине питания, что позволяет подавать на вход микросхемы напряжение, превышающее напряжение питания. Наличие мощных выходных инверторов позволяет работать на большую нагрузку с $I_{вых}=8\text{мА}$. Микросхема может быть использована для согласования ИС КМОП, работающих при напряжении питания до 15В с ИС ТТЛ с напряжением питания 5В.



Тип микросхемы	К561ПУ4
Фирма производитель	СНГ
Функциональное назначение	6 преобразователей уровня
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	200
Напр. сиг.	A-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
TrHL tip, нс при Vdd=5В	30
TrLH tip, нс при Vdd=5В	80
TrHL max, нс при Vdd=5В	55
TrLH max, нс при Vdd=5В	70
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
TrHL tip, нс при Vdd=15В	15
TrLH tip, нс при Vdd=15В	30
TrHL max, нс при Vdd=15В	15
TrLH max, нс при Vdd=15В	30
Корпус	16DIP